

O XV WORKSHOP IBERCHIP, realizado em Buenos Aires, Argentina, de 25 a 27 de março contou com a participação na forma de apresentação de trabalhos de professores e acadêmicos da UNIPAMPA Campus Alegrete.

O aluno Lucas Compassi Severo, do curso de Engenharia Elétrica, apresentou o trabalho: "Projeto automático de blocos analógicos integrados usando métodos de otimização não-linear". Outro estudo, intitulado "Implementação em VHDL do processador educacional BIP I" foi apresentado pelo acadêmico Toni Montenegro, do curso de Ciência da Computação. Ambos os trabalhos foram orientados pelo professor Alessandro Girardi.

O professor Jumar Russi participou com o estudo sobre "Human-Machine Interface Based on FPGA and VGA Monitor", apresentado na categoria artigo.

O professor Sidinei Ghissoni levou ao congresso o trabalho sob o título "Otimização de consumo de potência e atraso para cuircuitos CMOS utilizando SCCGs com topologia anti-radiação", na categoria pôster, em co-autoria com Ricardo A L Reis.

Com a participação, os docentes puderam divulgar a UNIPAMPA e seus estudos e suas pesquisas realizadas no Campus.

Assessoria de Comunicação