

O acadêmico do curso de Engenharia Elétrica Lucas Compassi Severo, que também integra o Grupo de Arquitetura de Computadores e Microeletrônica (GAMA), apresentou o trabalho intitulado *Uma Ferramenta para o Dimensionamento Automático de Circuitos Integrados Analógicos Utilizando a Metodologia gm/ID e Heurística de Otimização Evolucionária* no

[XXII Salão de Iniciação Científica \(SIC\)](#)

da Universidade Federal do Rio Grande do Sul (UFRGS), ocorrido de 18 a 22 de outubro.



O trabalho, orientado pelo professor Alessandro Girardi, foi premiado como [destaque](#) da seção de Microeletrônica e Processamento Paralelo Distribuído, em mais um reconhecimento da qualidade das pesquisas desenvolvidas na Universidade, gerando a expectativa de motivação para a comunidade acadêmica.

O SIC constitui-se em um espaço para a divulgação, a promoção e o acompanhamento dos trabalhos de Iniciação Científica desenvolvidos por estudantes de graduação da UFRGS e por estudantes de graduação de outras Instituições de Ensino Superior - IES.

Heleno Nazário para Assessoria de Comunicação